

DERWENT-ACC-NO: 1983-F5338K

DERWENT-WEEK: 198317

COPYRIGHT 2005 DERWENT INFORMATION LTD

TITLE: Pilot-tone demodulator for stereo TV receiver - has mixer controlling phase shifter in phase locked loop

INVENTOR: STEPP, R

PATENT-ASSIGNEE: SIEMENS AG[SIEI]

PRIORITY-DATA: 1981DE-3139157 (October 1, 1981)

PATENT-FAMILY:

PUB-NO	PUB-DATE	LANGUAGE	PAGES
MAIN-IPC			
EP 76981 A	April 20, 1983	G	011
N/A			
DE 3139157 A	April 21, 1983	N/A	000
N/A			
DE 3261710 G	February 7, 1985	N/A	000
N/A			
EP 76981 B	December 27, 1984	G	000
N/A			
FI 8203345 A	May 31, 1983	N/A	000
N/A			
JP 58071776 A	April 28, 1983	N/A	000
N/A			

DESIGNATED-STATES: DE GB IT SE DE GB IT SE

CITED-DOCUMENTS: 1.Jnl.Ref

APPLICATION-DATA:

PUB-NO	APPL-DESCRIPTOR	APPL-NO	APPL-DATE
EP 76981A	N/A	1982EP-0109071	
September 30, 1982			

INT-CL (IPC): H04H001/00, H04H005/00 , H04N005/60

ABSTRACTED-PUB-NO: EP 76981A

BASIC-ABSTRACT:

The demodulator has a phase discriminator (PD) receiving a periodic reference signal (fH) sent with the picture signal. The discriminator compares this signal with a signal from a controllable phase shifter (PHS) connected to a

Best Available Copy

frequency divider (T2). The discriminator's output is filtered (F) and used to set the frequency of a local oscillator (VCO).

The output of the oscillator is applied to the input of the frequency divider and also via a second frequency divider (T1) to the inputs of two mixers (M1,M2) where it is mixed with the signal being demodulated (fp)-one way directly and the other way via a 90 degree phase shifter (Dr). The output of the first mixer is low pass filtered (G) and controls the phase shifter (PHS) and the output of the other mixer is the wanted demodulated signal (AM)-after LP filtering (TP).

ABSTRACTED-PUB-NO: EP 76981B

EQUIVALENT-ABSTRACTS:

The demodulator has a phase discriminator (PD) receiving a periodic reference signal (fH) sent with the picture signal. The discriminator compares this signal with a signal from a controllable phase shifter (PHS) connected to a frequency divider (T2). The discriminator's output is filtered (F) and used to set the frequency of a local oscillator (VCO).

The output of the oscillator is applied to the input of the frequency divider and also via a second frequency divider (T1) to the inputs of two mixers (M1,M2) where it is mixed with the signal being demodulated (fp)-one way directly and the other way via a 90 degree phase shifter (Dr). The output of the first mixer is low pass filtered (G) and controls the phase shifter (PHS) and the output of the other mixer is the wanted demodulated signal (AM)-after LP filtering (TP).

CHOSEN-DRAWING: Dwg.1/1 Dwg.1/1

TITLE-TERMS: PILOT TONE DEMODULATE STEREO TELEVISION RECEIVE MIX CONTROL PHASE

SHIFT PHASE LOCK LOOP

ADDL-INDEXING-TERMS:

PLL

DERWENT-CLASS: W03 W04

EPI-CODES: W03-A03; W03-A20; W04-R;

SECONDARY-ACC-NO:

Non-CPI Secondary Accession Numbers: N1983-072030



Europäisches Patentamt
European Patent Office
Office européen des brevets

Veröffentlichungsnummer:

0 076 981
A1

12

EUROPÄISCHE PATENTANMELDUNG

21 Anmeldenummer: 82109071.9

51 Int. Cl.: H 04 N 5/60

22 Anmeldetag: 30.09.82

30 Priorität: 01.10.81 DE 3139157

71 Anmelder: SIEMENS AKTIENGESELLSCHAFT, Berlin
und München Wittelsbacherplatz 2,
D-8000 München 2 (DE)

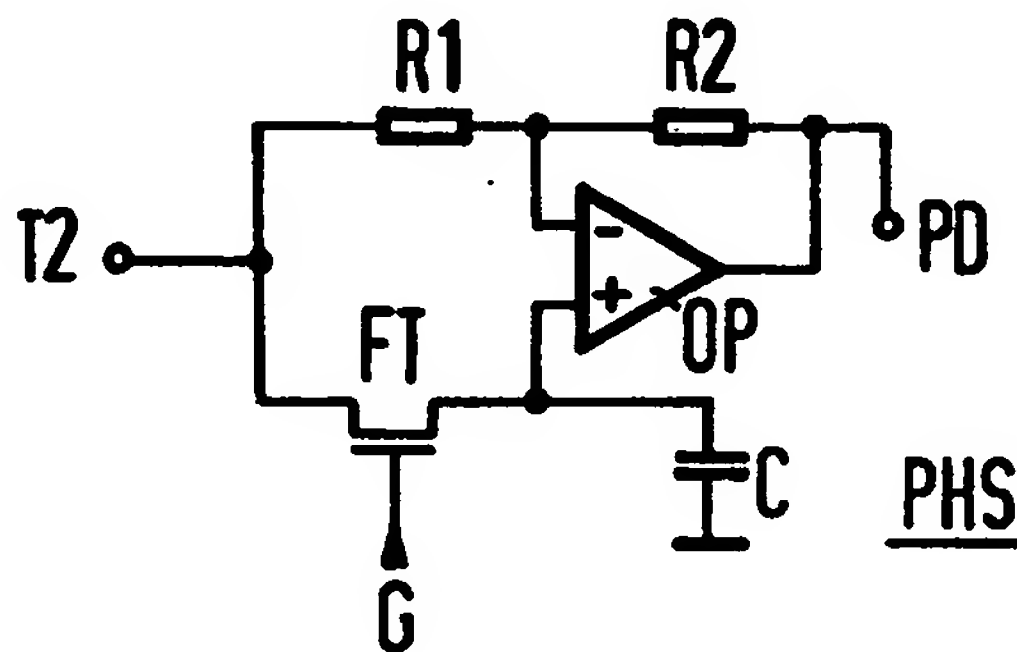
43 Veröffentlichungstag der Anmeldung: 20.04.83
Patentblatt 83/16

84 Benannte Vertragsstaaten: DE GB IT SE

72 Erfinder: Stepp, Richard, Dipl.-Ing., Elisabethstrasse 25,
D-8000 München 40 (DE)

64 Pilotton-Demodulator für den Stereo-Fernsehempfang.

67 Die Erfindung hat die Aufgabe, eine Schaltung für einen Pilotton-Demodulator anzugeben, welche im Vergleich zu den bekannten Schaltungen mit einem merklich geringeren Aufwand an Filtern und für den Abgleich auskommt und die dennoch bezüglich des Abgleichs gegenüber den bekannten Möglichkeiten unkritisch ist. Die erfindungsgemäße Schaltung hat zwei Mischstufen, die beide von dem empfangenen Pilotton-Signal beaufschlagt sind. Die beiden Mischstufen werden außerdem durch den Ausgang eines PLL-Regelkreises, nämlich den als Stellglied dieses Regelkreises vorgesehenen Nachlaufoszillator, beaufschlagt. Der Ausgang der einen Mischstufe dient der Abgabe des demodulierten Pilottons. Diese Mischstufe wird durch den PLL-Regelkreis – im Gegensatz zur anderen Mischstufe – mit 90° Phasendrehung durch den Nachlaufoszillator beaufschlagt. Als Sollwertgeber für den PLL-Regelkreis dient das die Horizontalablenkung bei der Bildwiedergabe steuernde Signal. Wesentlich ist noch ein steuerbarer Phasenschleiber zwischen dem Nachlaufoszillator und dem Istwerteingang des Phasendetektors des PLL-Regelkreises, der unter Vermittlung eines Tiefpaßfilters bezüglich seiner Einstellung durch den Ausgang der ohne Phasendrehung vom Nachlaufoszillator beaufschlagten Mischstufe gesteuert ist.



EP 0 076 981 A1

Siemens Aktiengesellschaft
Berlin und München

Unser Zeichen

VPA

81 P 1166 =E

0076981

Pilotton-Demodulator für den Stereo-Fernsehempfang

In der Literaturstelle "Funkschau 17/1981, S. 73 - 77
sind Schaltungen für den Fernseh-2-Kanal-Tonempfang be-
5 beschrieben, der eine Parallele zum Stereo-Rundfunkempfang
bildet. Bei solchen Schaltungen ist die Demodulation ei-
nes amplitudenmodulierten Pilotton-Signals erforderlich.

Nun ist bei der Demodulation des amplitudenmodulierten
10 Pilotton-Signals in anbetracht auf das beim Empfang zu
erwartende Störspektrum und S/N-Verhältnis (S = Signal-
amplitude/ Rauschamplitude) eine hohe Selektion erforder-
lich, was angesichts des zur Verfügung stehenden Standes
der Technik eine Demodulatorschaltung mit einem großen
15 Aufwand an Filtern sowie für den Abgleich verlangt. Es
wäre deshalb eine Schaltung für einen Demodulator für das
empfangene Pilotton-Signal f_p wünschenswert, welche be-
züglich des Abgleichs im Vergleich zu den bekannten Mög-
lichkeiten unkritisch ist und die hinsichtlich des Fil-
20 teraufwands keine großen Anforderungen stellt.

Mit der Angabe einer solchen Schaltung befaßt sich die
vorliegende Erfindung. Außerdem bringt die von der Erfin-
dung vorgeschlagene Schaltung automatisch eine Kompensa-
25 tion von thermischen Effekten und stellt nur geringe An-
forderungen an die Toleranz der Eigenschaften der in der
Schaltung verwendeten Elemente.

Die Erfindung betrifft somit einen Pilotton-Demodulator
30 für den Stereo-Fernsehempfang bzw. Fernseh-2Kanal-Ton-
empfang, welche dadurch gekennzeichnet ist, daß ein mit
dem Bildsignal auf den Empfänger übertragenes periodi-
sches Signal als Sollwert für einen nach dem Frequenzsyn-
theseverfahren funktionierenden Regelkreis verwendet und
35 an den Sollwerteingang des Phasendetektors dieses Regel-

kreises angeschaltet ist, daß dabei der Ausgang des Nach-
laufoszillators dieses Regelkreises über einen steuerba-
ren Phasenschieber mit dem Istwerteingang des Phasende-
tektors verbunden ist, daß außerdem das zu demodulierende
5 Signal zur Beaufschlagung zweier gleicher Mischstufen
vorgesehen ist, deren anderer Signaleingang durch ein
vom Ausgang des Nachlaufoszillators stammendes Signal be-
aufschlagt ist, derart, daß dieses Oszillatorsignal der
ersten Mischstufe unmittelbar und der zweiten Mischstufe
10 mit einer Phasendrehung um 90° zugeführt ist, und daß
schließlich das Ausgangssignal der ersten Mischstufe un-
ter Vermittlung eines Tiefpasses dem den Betriebszustand
des Phasenschiebers steuernden Eingang desselben zugeführt
ist, während das demodulierte Signal am Ausgang eines
15 durch den Ausgang der zweiten Mischstufe gesteuerten wei-
teren Tiefpasses abnehmbar ist.

Dabei kann in bekannter Weise das vom Ausgang des Nach-
laufoszillators stammende Signal über einen gemeinsamen
20 ersten Frequenzteiler den beiden Mischstufen zugeführt
werden. Ebenso kann das vom Ausgang des Nachlaufoszilla-
tors abgegebene Signal dem steuerbaren Phasenschieber
über einen anderen Frequenzteiler zugeführt sein.

25 Als Sollwertsignal steht in der Praxis die den Zeilen-
rücklauf bei der Bildwiedergabe steuernde periodische
Impulsfolge zur Verfügung, die - ebenso wie das zu de-
modulierende Pilotton-Signal - einen Bestandteil des em-
pfangenen Fernsehsignals bildet.

30 In Figur 1 ist das Blockschaltbild eines der Erfindung
entsprechenden Pilotton-Signal-Demodulators und in Fi-
gur 1a ein Beispiel für den Phasenschieber dargestellt.
Die Erfindung wird nun anhand der Zeichnungen näher be-
35 schrieben.

Das zu demodulierende Pilotton-Signal f_p , das in der vom

vom Stereo-Rundfunkempfang bekannten Weise aus dem empfangenen Audiosignal des zweiten Tonträgers gewonnen wird, liegt gleichzeitig an dem Signaleingang zweier Mischstufen M1 und M2, die in gleicher Weise ausgestaltet sind. Ein Beispiel für solche Mischstufen ist in dem Datenbuch von Siemens "Integrierte Schaltungen für die Unterhaltungselektronik (1980/81), S. 294 und 295. Das zu demodulierende Pilotton-Signal f_p wird den beiden Mischstufen M1 und M2 in derselben Weise zugeführt.

10

Zur Steuerung des jeweils anderen Eingangs der beiden Mischstufen M1 und M2 dient ein vom Ausgang des im PLL-Regelkreis vorgesehenen Nachlaufoszillators VCO geliefertes Signal, das der ersten Mischstufe M1 direkt und der zweiten Mischstufe um 90° gedreht zugeführt wird. Hierzu ist ein Phasendreher Dr vorgesehen, der bekanntlich auf verschiedene Weise realisiert sein kann. So besteht die Möglichkeit, hierzu einen Operationsverstärker zu verwenden. Eine andere Möglichkeit ist gegeben, wenn man, wie in Figur 1 angezeigt, das vom Ausgang des Nachlaufoszillators VCO gelieferte Signal den beiden Mischstufen M1 und M2 unter Vermittlung eines gemeinsamen Frequenzteilers M1 zuführt. Dann besteht die Möglichkeit, die Phasendrehung um 90° aus den Ausgängen des durch eine Kette hintereinandergeschalteter Flip-Flops realisierten Teilers T1 abzuleiten. Beispielsweise kann man den Ausgang der vorletzten Teilerstufe von T1 zur Steuerung von M1 und zugleich zur Steuerung des einen Eingangs eines logischen Exklusiv-ODER-Gatters verwenden. Der zweite Eingang dieses EXOR-Gatters wird durch den entsprechenden Ausgang der letzten Teilerstufe beaufschlagt, während das zur Steuerung der zweiten Mischstufe dienende phasenverschobene Signal am Ausgang des EXOR-Gatters erscheint. Daneben gibt es noch weitere bekannte Möglichkeiten, um die für die Steuerung von M2 erwünschte Phasendrehung um 90° zu erreichen.

Für die nach dem Frequenzsyntheseverfahren (d.h. also dem PLL-Verfahren) arbeitende, den Nachlaufoszillator VCO als Stellglied und als Istwertgeber enthaltende Regelschleife ist gegenüber den üblichen Ausgestaltungen solcher Regelschleifen lediglich zu bemerken, daß der vom Nachlaufoszillator VCO entweder unmittelbar oder über einen weiteren Frequenzteiler T2 zugeführte Istwert nicht unmittelbar sondern über einen Phasenschieber PHS an den Istwerteingang des die Regelabweichung feststellenden Phasendetektors gelegt ist. Dieser Phasenschieber PHS wird außerdem durch ein vom Ausgang des ersten Mischers M1 geliefertes und über einen dritten Tiefpaß der Schaltung, nämlich den Tiefpaß G, zugeführtes Signal eingestellt.

Der Phasenschieber PHS kann z.B. in einer aus dem Buch "Halbleiter-Schaltungstechnik" (1980) von Tietze und Schenk (vgl. S. 320 und 321) bekannten Weise realisiert sein. Dieser Ausgestaltung entspricht die aus der Figur 1a ersichtliche Schaltung. Sie enthält einen Operationsverstärker OP, der in der gezeichneten Weise gegengekoppelt, vom Frequenzteiler T2 bzw. dem Ausgang von VCO beaufschlagt und zur Steuerung des Phasendetektors PD vorgesehen ist. Der zur Steuerung des Phasenschiebers PHS dienende Eingang desselben ist hier durch das Gate eines als Potentiometer dienenden Feldeffekttransistors FT gegeben. Neben den Kopplungswiderständen R1 und R2 enthält die Schaltung noch den zum Bezugspotential führenden Kondensator C.

Eine andere Realisierung des Phasenschiebers PHS kann durch ein Monoflop mit regelbarer Verzögerung gegeben sein.

Als Sollwert für die PLL-Regelschleife ist das periodisch von dem bildverarbeitenden Teil SG des Fernsehempfängers zur Verfügung gestellte und aus diskreten Impulsen bestehende Horizontalablenksignal f_H verwendet,

das an den Sollwerteingang des Phasendetektors PD gelegt ist. Dieser Phasendetektor PD steuert über einen weiteren Tiefpaß der Schaltung, nämlich dem Integrator F, die Einstellung des Nachlaufoszillators VCO, der wie
5 oben angedeutet das Stellglied des PLL-Reglers darstellt.

Der Ausgang der ersten Mischstufe M1 steuert unter Vermittlung des Tiefpasses G die Einstellung des Phasenschiebers PHS (z.B. das Gate des Feldeffekttransistors
10 FT in Figur 1a). Der Ausgang der zweiten Mischstufe M2 liefert unter Vermittlung des Tiefpasses TP das gewünschte demodulierte Signal AM.

Bei dem der erfindungsgemäßen Schaltung zugrunde liegenden System wird ersichtlich die Pilotton-Trägerfrequenz f_p mit den Zeilenrücklaufimpulsen f_H synchronisiert. Außerdem wird in einer weiteren Regelschleife die Phase nachgeführt. Erreicht ist dadurch, daß Maßnahmen zur Erzielung eines Abgleichs nicht erforderlich sind,
20 daß außerdem der thermische Einfluß auf die erhaltenen Signale AM automatisch kompensiert ist und daß schließlich bezüglich der Toleranzen der zu verwendenden Bauteile in der Schaltung keine engen Anforderungen gestellt werden müssen.

25 Bei einer der Erfindung entsprechenden Schaltung wird die Pilotton-Trägerfrequenz mit Hilfe eines digitalen PLL-Synthesizers erzeugt, wobei als Referenzfrequenz die Zeilenrücklaufimpulse f_H verwendet sind. Der Fernsehempfänger ist dabei auf die Horizontalfrequenz oder eine sonstige, ggf. als Istwert anstelle von f_H einsetzbare Frequenz synchronisiert. Der PLL-Synthesizer besteht aus dem Nachlaufoszillator, d.h. einem spannungsgesteuerten Oszillator VCO, der vom Ausgang des die Re-
30 gelabweichung überwachenden Phasendetektors PD über das Loopfilter F gesteuert wird. Außerdem enthält der PLL-Regelkreis den Phasenschieber PHS unmittelbar vor dem

Istwerteingang des Phasendetektors PD. Im ersten Mischer M1 wird die Phase der empfangenen Pilotton-Trägerfrequenz f_p mit der Phase der intern in dem PLL-Regelkreis im Nachlaufoszillator VCO erzeugten Pilotfrequenz verglichen und
5 über das Filter G und dem Phasenschieber PHS nachgeregelt. Über eine große Zeitkonstante im Filter G wird damit eine sehr schmalbandige Anordnung mit unkritischen Bauelementen und ohne Abgleich erreicht. Mit der so in VCO erzeugten Pilottonfrequenz wird im zweiten Mischer M2 das Pilot-
10 ton-Signal f_p demoduliert.

Einzelheiten hinsichtlich der Ausgestaltung des Phasendetektors PD, der Frequenzteiler T1, T2, der Ausgestaltung der Filter PD, F und G sind Stand der Technik, was im
15 Prinzip auch für den Phasendreher Dr gilt. Weitere Einzelheiten brauchen deshalb hier nicht genannt werden. Eine günstige Ausgestaltung für eine nach dem Nachlaufsynchro-
nisationsverfahren (PLL-Verfahren) arbeitende Schaltung findet man in der Patentanmeldung P 31 20 930.0 (= VPA
20 81 P 1071). Der Stand der Technik bezüglich solcher PLL-Regelschaltungen ist z.B. auch in dem genannten Buch von Tietze-Schenk "Halbleiterschaltungstechnik" auf S. 701 -
714 beschrieben.

25 2 Figuren
5 Patentansprüche

Patentansprüche

- 1.) Pilotton-Signal-Demodulator für den Stereo-Fernseh-
empfang (Fernseh- 2-Kanal-Tonempfang), dadurch gekenn-
5 zeichnet, daß ein mit dem Bildsignal auf den Empfänger
übertragenes periodisches Signal (f_H) als Sollwert für
einen nach dem Frequenzsyntheseverfahren (PLL-Verfahren)
funktionierenden Regelkreis verwendet und an den Soll-
werteingang des Phasendetektors (PD) dieses Regelkreises
10 angeschaltet ist, daß dabei der Ausgang des Nachlaufos-
zillators (VCO) dieses Regelkreises über einen steuer-
baren Phasenschieber (PHS) mit dem Istwerteingang des
Phasendetektors (PD) verbunden ist, daß außerdem das
zu demodulierende Signal (f_p) zur Beaufschlagung zweier
15 Mischstufen (M1, M2) vorgesehen ist, deren anderer Sig-
naleingang durch ein vom Ausgang des Nachlaufoszillators
(VCO) stammendes Signal beaufschlagt ist, derart, daß
dieses Oszillatorsignal der ersten Mischstufe (M1) un-
mittelbar und der zweiten Mischstufe (M2) mit einer
20 Phasendrehung um 90° zugeführt ist, und daß schließlich
das Ausgangssignal der ersten Mischstufe (M1) unter Ver-
mittlung eines Tiefpasses (G) dem den Betriebszustand
des Phasenschiebers (PHS) steuernden Eingang desselben
zugeführt ist, während das demodulierte Signal (AM) am
25 Ausgang eines durch den Ausgang der zweiten Mischstufe
(M2) gesteuerten weiteren Tiefpasses (TP) abnehmbar ist.
- 2.) Demodulatorschaltung nach Anspruch 1, dadurch gekenn-
zeichnet, daß das vom Nachlaufoszillator (VCO) abgege-
30 bene Signal den beiden Mischstufen (M1, M2) unter Ver-
mittlung eines Frequenzteilers (T1) zugeführt ist.
- 3.) Demodulatorschaltung nach Anspruch 1 oder 2, dadurch
gekennzeichnet, daß die Beaufschlagung des Phasenschie-
35 bers (PHS) durch die erste Mischstufe (M1) unter Vermitt-
lung einer Filterschaltung (G) erfolgt.

- 4.) Demodulatorschaltung nach einem der Ansprüche 1 bis
3 dadurch gekennzeichnet, daß als Istwert für die Rege-
lung nach dem Frequenzsyntheseverfahren das vom Bild-
wiedergabeteil (SG) gelieferte Signal (f_H) für die Steu-
5 erung der horizontalen Ablenkung an den Sollwerteingang
des Phasendetektors (PD) gelegt ist.
- 5.) Demodulatorschaltung nach einem der Ansprüche 1 bis 4,
dadurch gekennzeichnet, daß der Phasenschieber (PHS) vom
10 Ausgang des Nachlaufoszillators (VCO) über einen weiteren
Frequenzteiler (T2) beaufschlagt ist.

The diagram shows a PLL system. An input frequency f_H enters a block labeled SG (Signal Generator). The output of SG goes to a block labeled PD (Phase Detector). The PD is also connected to a feedback loop that includes a block labeled PHS (Phase-Hold Switch) and a block labeled T2 (Time Delay). The output of T2 goes to the PHS, which then feeds back into the PD. The PD is also connected to a block labeled VCO (Voltage-Controlled Oscillator). The VCO is connected to a block labeled T1 (Time Delay). The output of T1 goes to a block labeled Br (Bandpass Filter). The output of Br goes to a block labeled M1 (Multiplier). The output of M1 goes to a block labeled M2 (Multiplier). The output of M2 goes to a block labeled TP (Time Period). The output of TP is labeled AM (Amplitude Modulation). The output of M1 is also connected to a block labeled G (Gain). The output of G goes to the PHS. The output of M2 is also connected to a block labeled f_p (Frequency Divider).



Europäisches
Patentamt

EUROPÄISCHER RECHERCHENBERICHT

0076981
Nummer der Anmeldung

EP 82 10 9071

EINSCHLÄGIGE DOKUMENTE			
Kategorie	Kennzeichnung des Dokuments mit Angabe, soweit erforderlich, der maßgeblichen Teile	Betrifft Anspruch	KLASSIFIKATION DER ANMELDUNG (Int. Cl. 7)
A,D	--- FUNKSCHAU, Heft 17, August 1981, Seiten 73-77, München, DE. P. DAMBACHER et al.: "Aufwertung. Zweitonverfahren für das Fernsehen" -----	1	H 04 N 5/00
			RECHERCHIERTE SACHGEBIETE (Int. Cl. 7)
			H 04 N 5/60 H 04 N 5/62
Der vorliegende Recherchenbericht wurde für alle Patentansprüche erstellt.			
Recherchenort DEN HAAG		Abschlußdatum der Recherche 17-01-1983	Prüfer SIX G.E.E.
<div>KATEGORIE DER GENANNTEN DOKUMENTEN</div> <div>X : von besonderer Bedeutung allein betrachtet</div> <div>Y : von besonderer Bedeutung in Verbindung mit einer anderen Veröffentlichung derselben Kategorie</div> <div>A : technologischer Hintergrund</div> <div>O : mündliche Offenbarung</div> <div>P : Zwischenliteratur</div> <div>T : der Erfindung zugrunde liegende Theorien oder Grundsätze</div> <div>E : älteres Patentedokument, das jedoch erst am oder nach dem Anmeldedatum veröffentlicht worden ist</div> <div>D : in der Anmeldung angeführtes Dokument</div> <div>L : aus andern Gründen angeführtes Dokument</div> <div>& : Mitglied der gleichen Patentfamilie, übereinstimmendes Dokument</div>			

**This Page is Inserted by IFW Indexing and Scanning
Operations and is not part of the Official Record**

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- ☒ **BLACK BORDERS**
- ☐ **IMAGE CUT OFF AT TOP, BOTTOM OR SIDES**
- ☐ **FADED TEXT OR DRAWING**
- ☐ **BLURRED OR ILLEGIBLE TEXT OR DRAWING**
- ☐ **SKEWED/SLANTED IMAGES**
- ☐ **COLOR OR BLACK AND WHITE PHOTOGRAPHS**
- ☐ **GRAY SCALE DOCUMENTS**
- ☐ **LINES OR MARKS ON ORIGINAL DOCUMENT**
- ☐ **REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY**
- ☐ **OTHER:** _____

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.